

VPC-3588 主板产品规格书

VPC-3588 Mainboard Specification

版本 Version	V1.1
日期 Date	2023-06-16

敬告：本档版权归内容原创公司所有，并保留一切权力。档内容如有修改更新，请联系提供方获取最新本，恕不另行通知。

Note: This document is copyrighted by the content original company and all rights reserved. If the contents of the document are updated, please contact the provider for the latest version without notice.

修改记录 Changelog

1.0.0	2023-04-24	中英文合并版本。Chinese and English merged version.
1.0.1	2023-05-26	更新主板的注释图（散热片），增加系统复位键的接口定义说明。
1.1.0	2023-06-16	根据 V2.0 硬件版本更新。

目录 Contents

1	主芯片简介 RK3588 BRIEF	5
2	产品概述 PRODUCT OVERVIEW	6
3	规格清单 SPECIFICATION LIST	8
4	接口定义 INTERFACE DEFINITION	11
➤	J1 DC-12V 插座 DC-12V SOCKET	11
➤	J2 MICRO-SIM 卡座 MICRO-SIM CARD SOCKET.....	11
➤	J3 SATA 供电接口 2 SATA POWER SUPPLY HEADER 2.....	11
➤	J4 SATA 供电接口 1 SATA POWER SUPPLY HEADER 1.....	11
➤	J5 I2C 总线接口 I2C BUS HEADER.....	12
➤	J6 M-PCIE 4G 插座 M-PCIE 4G SOCKET.....	12
➤	J7 三段式耳机插座 3-POLE HP OUT JACK.....	12
➤	J8 CAN 接口 1 CAN HEADER 1.....	12
➤	J9 喇叭接口 SPEAKER HEADER.....	13
➤	J10 HDMI 输出插座 HDMI OUTPUT SOCKET	13
➤	J12 CAN 接口 2 CAN HEADER 2.....	13
➤	J13 KIO 按键接口 KIO KEYPAD HEADER.....	13
➤	J14 前置面板接口 FRONT PANEL HEADER.....	14
➤	J15 LVDS 接口 LVDS HEADER.....	14
➤	J17 POE 受电接口 POE PD HEADER.....	15
➤	J18 HDMI 输入插座 HDMI INPUT JACK.....	15
➤	J19 LVDS 背光控制接口 LVDS BACKLIGHT CONTROL HEADER	15
➤	J20 EDP 接口 EDP HEADER.....	15
➤	J21 EDP 电压接口 EDP VOLTAGE HEADER.....	16
➤	J22 WIFI 天线座 WIFI ANTENNA IPEX.....	16
➤	J23 MIPI 屏 FPC 接口 MIPI PANEL FPC CONNECTOR.....	16
➤	J24 EDP 背光控制接口 EDP BACKLIGHT CONTROL HEADER	17
➤	J25 DC-12V 输入接口 DC-12V INPUT HEADER	18
➤	J26 VGA 输出插座 VGA OUTPUT JACK.....	18
➤	J27 双层 LED 灯 DUAL-TIER LED.....	18
➤	J29 USB 2.0 双排接口 USB 2.0 DIP HEADER	18
➤	J30 USB 2.0 双排接口 USB 2.0 DIP HEADER	19
➤	J31 USB 2.0 接口 USB 2.0 HOST HEADER.....	19
➤	J33 USB 2.0 接口 USB 2.0 HOST HEADER.....	19
➤	J34 USB2.0 直通接口 USB2.0 HOST DIRECT HEADER.....	20
➤	J35 双层 USB 3.0 TYPE A 插座 DOUBLE USB 3.0 TYPE A SOCKET	20

➤	J36 USB 3.0 TYPE A 插座 USB 3.0 TYPE A SOCKET	20
➤	J37 双层 USB 3.0 TYPE A 插座 DUAL USB 3.0 TYPE A SOCKET	20
➤	J38 LVDS 电压接口 LVDS VOLTAGE HEADER	20
➤	J39 DC-12V 输入接口 DC-12V INPUT HEADER	21
➤	J40 mSATA 插座 mSATA SOCKET	21
➤	J41 SYS 风扇供电接口 SYS FAN POWER HEADER	21
➤	J42 CPU 风扇供电接口 CPU FAN POWER HEADER	21
➤	J43 SATA 硬盘数据线插座 1 SATA HARD DISK SOCKET 1	21
➤	J44 SATA 硬盘数据线插座 2 SATA HARD DISK SOCKET 2	22
➤	J45 SATA 硬盘数据线插座 3 SATA HARD DISK SOCKET 3	22
➤	J46 SATA 硬盘数据线插座 4 SATA HARD DISK SOCKET 4	22
➤	J47 麦克风接口 MIC-IN HEADER	22
➤	J48 VBO 4K 液晶屏线插座 VBO 4K LCD CABLE SOCKET	22
➤	J49 防拆开关接口 TAMPER HEADER	22
➤	J50 数据串口 0 DATA SERIAL PORT 0	23
➤	J51 数据串口 2 DATA SERIAL PORT 2	23
➤	J52 数据串口 3 DATA SERIAL PORT 3	23
➤	J53 数据串口 5 DATA SERIAL PORT 5	24
➤	J54 数据串口 8 DATA SERIAL PORT 8	24
➤	J55 扩展串口 1 EXTENDED SERIAL PORT 1	24
➤	J56 扩展串口 2 EXTENDED SERIAL PORT 2	25
➤	J57 扩展串口 3 EXTENDED SERIAL PORT 3	25
➤	J58 扩展串口 4 EXTENDED SERIAL PORT 4	25
➤	J59 麦克风插座 MIC IN JACK	26
➤	J60 音频扩展接口 AUDIO EXTENSION INTERFACE	26
➤	J61 RJ45 内置千兆以太网口 RJ45 INTERNAL GIGABIT ETHERNET JACK	26
➤	J62 VGA 输出接口 VGA OUTPUT HEADER	26
➤	PCIEX4-64P 显卡插槽 PCIEX4 VIDEO CARD SOCKET	27
➤	SW1 烧录模式按键 RECOVERY MODE BUTTON	27
➤	SW2 系统复位按键 SYSTEM RESET BUTTON	27
5	物理尺寸 PHYSICAL SIZE	28
6	注意事项 ASSEMBLE PRECAUTIONS	29
7	软件指南 SOFTWARE GUIDE	31

1 主芯片简介 RK3588 Brief

RK3588 芯片具备高性能、高扩展应用特点。目前为瑞芯微 Rockchip 产品线中性价比最强的芯片，硬件规格在行业处领先地位。

- CPU: 八核 64 位大小核架构, 四核 Cortex-A76 + 四核 Cortex-A55, 基于高端 8nm 工艺打造, 主频最高 2.4GHz。
- GPU: ARM Mali-G610 MC4, 支持 OpenGL ES 1.1/2.0/3.1/3.2, OpenCL 1.1,1.2,2.0, Vulkan 1.1,1.2, 内嵌高性能 2D 图像加速模块
- NPU: 6TOPS AI 算力, 三核架构, 支持 int4/int8/int16/FP16/BF16/TF32
- 多媒体: 支持 H.265/H.264/AV1/VP9/AVS2 视频解码, 最高 8K@60FPS; 支持 H.264/H.265 视频编码, 最高 8K@30FPS
- 显示: 支持多屏异显, 最高 8K@60FPS; 支持 EDP/DP/HDMI2.1/MIPI 多种显示接口*
- 视频输入: 支持多摄像头输入 (4*4lanes or 4*2lanes+2*4Lanes) MIPI CSI-2 和 DVP 接口; 32MP ISP, 支持 HDR 和 3DNR; 支持 HDMI2.0 输入, 最高 4K@60FPS*
- 高速接口: 支持 PCIe3.0/PCIe2.0/SATA3.0/RGMII/TYPPE-C/USB3.1/USB2.0*



***相关功能为 CPU 内部特性, 主板是否支持请以相应的接口说明为准。**

2 产品概述 Product Overview

VPC-3588 主板基于瑞芯微 RK3588 高性能大小核架构应用处理器平台，RK3588 主芯片集成四核 Cortex-A76、四核 Cortex-A55 和 Mali-G610 MC4 高性能 GPU，主频最高可达 2.4GHz，具备超强的计算性能、2D/3D 图形处理能力和全高清视频编解码能力，完美支持 8K@60fps 超清解码和 8K@60fps 超清输出。

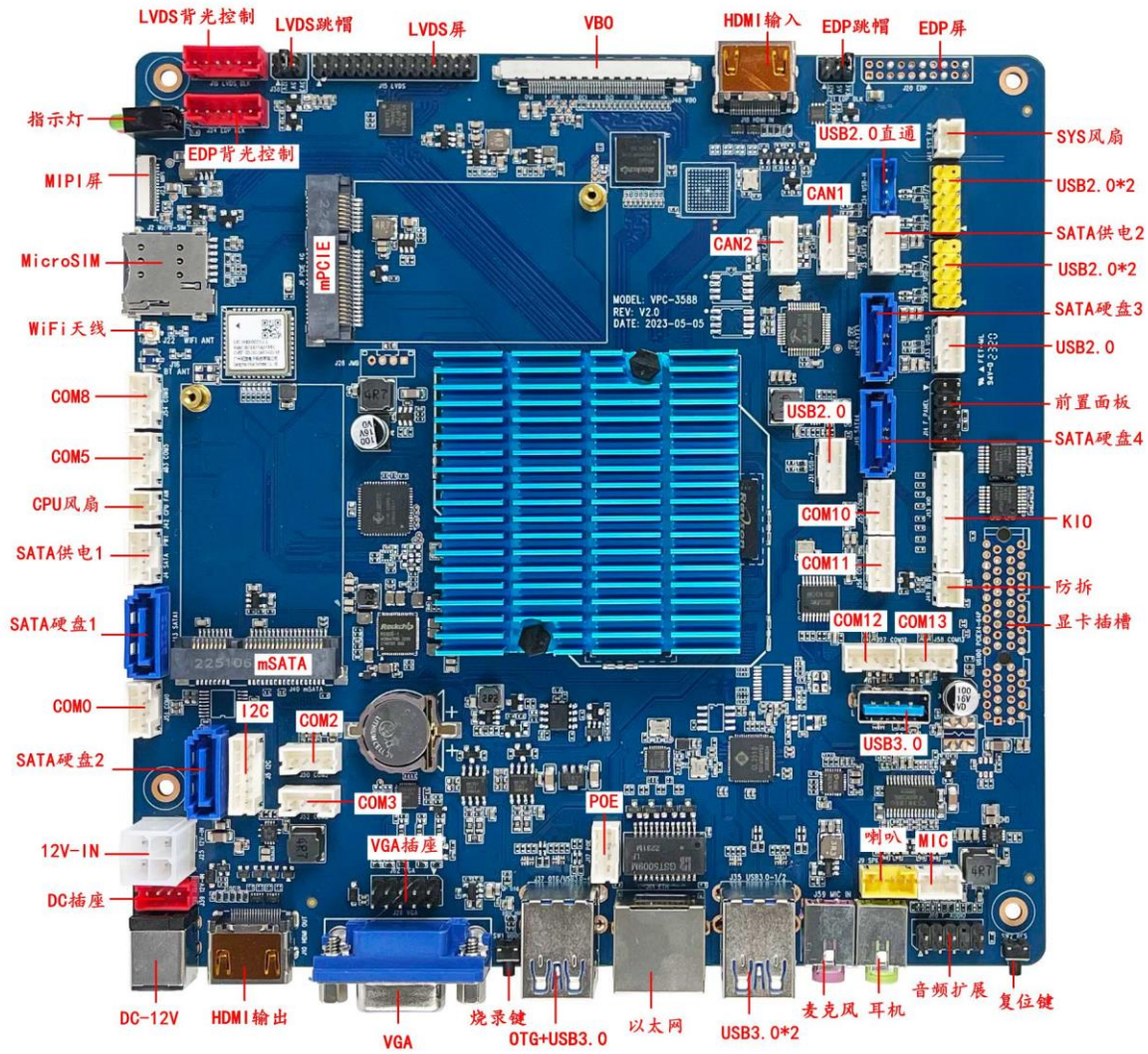
VPC-3588 mainboard is based on Rockchip RK3588 high-performance application processor platform. RK3588 is a low power, high performance processor for computing, personal mobile internet devices and other smart device applications. It integrates quad-core Cortex-A76, quad-core Cortex-A55, and Mali-G610 MC4 high-performance GPUs clocked at up to 2.4GHz, with superior computing performance, 2D/3D graphics processing capabilities and Full HD video codec capabilities. It perfectly supports 8K@60fps decoding and 8K@60fps output.

此款主板专门针对**超薄**应用进行严格选材和设计，紧凑的尺寸和丰富的接口方便其集成到整机中，为最终的产品带来流畅的体验和超强的性能，可应用于数字标牌、触摸互动、消费电子、娱乐系统等行业。

This mainboard is specially designed for **ultra-thin** applications with strict material selection and design. The compact size and rich interface facilitate its integration into the complete machine, bringing a smooth experience and superior performance to the final product. It can be applied to digital signage, touch interactive, consumer electronics, entertainment systems and other industries.

VPC-3588 V2.0 主板实物照片接口示意图如下所示。

VPC-3588 V2.0 mainboard actual interface diagram as shown below.



3 规格清单 Specification List

VPC-3588 的系统功能和接口特性如下表所示。VPC-3588's system functions and interface features are shown in the following table.

功能&接口 Function & Interface	详细描述 Detailed Description
CPU	RK3588 四核 Cortex-A76+四核 Cortex-A55, 最高主频 2.4GHz RK3588 Quad-core Cortex-A76 and Quad-core Cortex-A55, up to 2.4GHz
DDR	LPDDR4 2GB (4GB 8GB 16GB 32GB 可选) LPDDR4 2GB (4GB 8GB 16GB 32GB optional)
存储 Storage	默认标配 16GB EMMC NAND 芯片, 可扩展至最大 128GB The default comes with an 16GB EMMC NAND chip that can scale up to 128GB
LVDS	30 针行业标准双路 LVDS 接口, 支持 VESA/JEITA 格式, 最高支持 1080P 输出 30-pin industry-standard dual LVDS supporting VESA/JEITA format up to 1080P output
MIPI-DSI	31-Pin FPC MIPI-DSI 显示接口, 最高支持 1920x1200 输出 31-Pin FPC MIPI-DSI display port supporting up to 1920x1200
HDMI 输出 HDMI Output	1 路 HDMI 2.1 标准显示接口, 最高支持 8K 输出 1 HDMI 2.1 standard display interface supports up to 8K output
HDMI 输入 HDMI Input	HDMI 2.0/1.4b 标准输入接口, 2.0 最高 2160p@60Hz、1.4b 最高 1080p@120Hz HDMI 2.0/1.4b standard video input interface, 2.0 up to 2160p@60Hz and 1.4b up to 1080p@120Hz
EDP	20 针行业标准双路 EDP 接口, 支持 1~4 通道模式, 最高支持 4K@60Hz 输出 (选配) 20-pin industry-standard EDP supporting 1~4 lanes format up to 4K@60Hz output
VGA 输出	行业标准 DB-15 VGA 输出接口和 9 芯排针接口, 最高支持 1080P 输出 Industry-standard DB-15 and 9-pin header VGA output up to 1080P
4K 液晶显示 4K LCD	行业标准 51-Pin 4K 液晶屏线 VBO 显示接口 Industry-standard 4K LCD cable VBO display interface
功放输出 Amplifier output	8 欧·6W 双路音频功放输出 8 Ohm 6W Dual Audio Amplifier Output
耳机输出 Headphone Output	左右声道耳机输出 (音频插座) Stereo Headphone Output (Audio Jack)
MIC 输入 MIC Input	差分 MIC 输入 (音频插座) Differential MIC input (Audio Jack)
USB 接口 USB Interface	4 个外置横插接口 (USB Host 3.0x3 和 OTG USB 3.0x1), 1 个内置竖插接口 USB 3.0, 7 个内置排针 (USB Hub 2.0x6、和 USB Host 2.0 直通 x1) 4 horizontal connectors (USB Host 3.0x3 and OTG USB 3.0x1), 1 built-in vertical port USB 3.0, 7 pin headers (USB Hub 2.0x6 and USB Host 2.0x1 direct)
串口 Serial Port	1 个 TTL, 2 个 TTL/RS-232/RS-485 兼容内置, 2 个 TTL/RS-232 兼容内置, 4 个扩展 TTL/RS-232 兼容内置 1 TTL, 2 TTL/RS-232/RS-485 compatible, 2 TTL/RS-232 compatible, 4 extended TTL/RS-232 compatible

功能&接口 Function & Interface	详细描述 Detailed Description
摄像头 Camera	支持 800 万的像素以内 USB 摄像头 Support USB camera within 8 million pixels
WIFI	内置高性能 SDIO 接口 WiFi6 模块, 支持 IEEE 802.11 a/b/g/n/ac/ax, 默认配置双频 WiFi6 Built-in high performance SDIO interface WiFi6 module, support IEEE 802.11 a/b/g/n/ac/ax, dual-band is configured by default.
蓝牙 Bluetooth	内置高性能串口 BT 模块, 支持 V2.1+EDR/BT v3.0/BT v3.0+HS/BT v4.0/BT v5.0 Built-in high performance serial interface BT module with support for V2.1+EDR/BT v3.0/BT v3.0+HS/BT v4.0/BT v5.0
以太网口 Ethernet	1 路 10/100/1000M 自适应以太网 RJ45 网口+4 芯 POE 供电排针 1 port 10/100/1000M Adaptive Ethernet RJ45 connector + 4-Pin POE header
m-PCIE 4G	1 路行业标准 m-PCIE 4G 模块接口 1 Industry standard m-PCIE 4G module interface
背光控制 Backlight Control	2 路行业标准液晶屏背光控制接口 (LVDS 和 EDP), 支持背光开关和亮度调节 2 port Industry standard LCD backlight control header for LVDS & EDP, support for backlight switch and brightness adjustment
GPIO 信号 GPIO Signals	最高 8 路 GPIO 信号, 可扩展 GPIO 按键和/或 3.3V 输入/输出 Up to 8-way GPIO signals for such as GPIO buttons and/or 3.3V digital input/output
I2C 总线 I2C Bus	I2C 排针接口, 可扩展 I2C 电容屏等 I2C pin header for I2C capacitive screen and etc
防拆控制 Security Port	1 路防拆控制接口 1 Tamper control port
CAN 总线 CAN Bus	2 路 CAN 排针接口, 可扩展 CAN 总线外设 2 CAN pin headers for CAN Bus peripherals
m-SATA	1 路行业标准 mSATA 模块接口 1 Industry standard mSATA module interface
SATA 硬盘 SATA HD	4 路标准 SATA 3.0 硬盘接口 (带电源排针) 4 ways Standard SATA 3.0 hard disk port with power supply header
显卡插槽 Video Card Socket	1 路 64Pin 夹板式 PCIE 插槽显卡 X4 (选配) 1 way 64Pin splint PCIE slot graphics card X4
实时时钟 Real Time Clock	超低功耗 RTC 电路 (带 CR1220 纽扣电池), 并可支持定时开关机 Ultra-low-power RTC circuit (CR1220 battery) with timer and alarm functionalities
指示灯 LED Indicator	红色待机指示和绿色工作指示灯 Red LED indicator for standby and green LED indicator for running
风扇接口 Fan Header	SYS 风扇供电和 CPU 风扇供电 SYS fan power and CPU fan power
按键 Buttons	烧录键 (RECOVERY)、电源键和复位键 Recovery mode button, power switch button and reset button
电源输入 DC Input	支持 9~15V 宽电压直流电源输入 Supports 9~15V wide voltage DC power input
环境要求 Ambient Requirement	工作温度 -20°~70°, 工作湿度 0%~95% (不结露) Working temperature -20°~70°, working humidity 0%~95% (non-condensing)

功能&接口 Function & Interface	详细描述 Detailed Description
物理尺寸 Physical Size	长*宽*高 (170mm*170mm*17mm) , PCB 正面高度 15.5mm Length*Width*Height (170mm*170mm*17mm), PCB top side height 15.5mm
操作系统 Operating System	推荐安卓 12.0, 可选 Linux QT/Ubuntu-20.04/Debian 11 (待发布) Recommended Android 12.0,Linux QT/Ubuntu-20.04/Debian 11 optional (TODO)

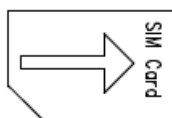
4 接口定义 Interface definition

➤ J1 DC-12V 插座 DC-12V Socket

【J1】DC-12V 电源插座, 内正外负, 内芯直径 2.0mm, 外圈孔径 5.5mm。 [J1] DC-12V power socket, positive outer and negative inner, inner pin diameter 2.0mm, outer ring diameter 5.5mm.

➤ J2 Micro-SIM 卡座 Micro-SIM Card Socket

【J2】 Micro-SIM 卡座。 [J2] Micro-SIM Card Socket.



注意: SIM 卡座是常规中卡的卡槽, 插卡时请注意 SIM 卡缺口朝外插入。

➤ J3 SATA 供电接口 2 SATA Power Supply Header 2

【J3】 SATA 供电接口 2 (单排 2.0mm-方孔为 1 脚)。 [J3] SATA Power Supply Header 2 (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	12V	12V 输出 Power output 12V
2	GND	电源地 Power Ground
3	GND	电源地 Power Ground
4	5V	5V 输出 Power output 5V

注意: 此接口 12V 和 5V 最大输出电流不超过 1A, 对于 3.5 寸大硬盘如果出现供电不足则建议外接电源供电!

➤ J4 SATA 供电接口 1 SATA Power Supply Header 1

【J4】 SATA 供电接口 1 (单排 2.0mm-方孔为 1 脚)。 [J4] SATA Power Supply Header 1 (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	12V	12V 输出 Power output 12V
2	GND	电源地 Power Ground
3	GND	电源地 Power Ground
4	5V	5V 输出 Power output 5V

注意：此接口 12V 和 5V 最大输出电流不超过 1A，对于 3.5 寸大硬盘如果出现供电不足则建议外接电源供电！

➤ J5 I2C 总线接口 I2C Bus Header

【J5】I2C 总线接口（单排 2.0mm-方孔为 1 脚）。[J5] I2C Bus Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	INT	中断输入（3.3V 电平） Interrupt input (3.3V level)
3	SDA	I2C 总线数据信号 I2C Bus data
4	SCL	I2C 总线时钟信号 I2C Bus clock signal
5	RST	复位输出（3.3V 电平） Mainboard reset output (3.3V level)
6	3V3	3.3V 供电输出 Power output supply 3.3V

➤ J6 m-PCIE 4G 插座 m-PCIE 4G Socket

【J6】标准 m-PCIE 4G 插座，USB 使用 Hub 信号组 USB-6。[J6] Standard m-PCIE 4G Socket. USB signals are from Hub USB-6.

➤ J7 三段式耳机插座 3-Pole HP OUT Jack

【J7】三段式 3.5mm 耳机插座（CTIA 美标定义-如下图），支持耳机插入喇叭静音。[J7] 3-Pole 3.5mm Headphone Jack (CTIA Standard jack). It supports insert detection for speaker mute.



➤ J8 CAN 接口 1 CAN Header 1

【J8】CAN 接口 1（单排 2.0mm-方孔为 1 脚）。[J8] CAN Header 1 (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	VSS	数字地 Digital Ground
2	L	L 数据 L Data
3	H	H 数据 H Data
4	VCC	电源输出（默认3.3V，可选5V） Power output (Default 3.3V, 5V option)

注意：CAN0 口软件对应接口为 can0；需使用此接口请焊接 U9500 芯片。

➤ J9 喇叭接口 Speaker Header

【J9】喇叭接口（单排 2.0mm-方孔为 1 脚）。[J9] Speaker Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	R+	喇叭右声道+ Speaker right channel +
2	R-	喇叭右声道- Speaker right channel -
3	L-	喇叭左声道- Speaker left channel -
4	L+	喇叭左声道+ Speaker left channel +

➤ J10 HDMI 输出插座 HDMI Output Socket

【J10】标准 HDMI 输出插座。[J10] Standard HDMI Output Socket.

➤ J12 CAN 接口 2 CAN Header 2

【J12】CAN 接口 2（单排 2.0mm-方孔为 1 脚）。[J12] CAN Header 2 (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	VSS	数字地 Digital Ground
2	L	L 数据 L Data
3	H	H 数据 H Data
4	VCC	电源输出（默认3.3V，可选5V） Power output (Default 3.3V, 5V option)

注意：CAN1 口软件对应接口为 can0 或 can1；需使用此接口请焊接 U9828 芯片；需要一路 CAN 请加焊此路芯片；需要两路 CAN 则额外加焊 U9500 形成 CAN0+CAN1 组合。

➤ J13 KIO 按键接口 KIO Keypad Header

【J13】KIO 按键接口（单排 2.0mm-方孔为 1 脚）。[J13] KIO Keypad Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	3V3	3.3V 供电输出 Power output supply 3.3V
2	K1	按键1（GPIO 编号152） K1 (Regular GPIO #152)
3	K2	按键2（GPIO 编号153） K2 (Regular GPIO #153)
4	K3	按键3（GPIO 编号154） K3 (Regular GPIO #154)
5	K4	按键4（GPIO 编号155） K4 (Regular GPIO #155)

6	K5	按键5 (GPIO 编号156)	K5 (Regular GPIO #156)
7	K6	按键6 (GPIO 编号157)	K6 (Regular GPIO #157)
8	K7	按键7 (GPIO 编号129)	K7(Regular GPIO #129)
9	K8	按键8 (GPIO 编号130)	K8 (Regular GPIO #130)
10	GND	数字地 Digital Ground	

➤ J14 前置面板接口 Front Panel Header

【J14】前置面板接口 (双排 2.54mm-方孔为 1 脚)。[J14] Front Panel Header (DIP 2.54mm-Square pad is pin 1).

Pin#	Definition	Note	Pin#	Definition	Note
1	HD+	SATA 状态指示灯+ SATA status indicator+	2	LED+	电源指示灯+ Power indicator light+
3	HD-	SATA 状态指示灯- SATA status indicator-	4	LED-	电源指示灯- Power indicator light-
5	RES-	复位键- Reset-	6	PW-	电源开关- Power switch-
7	RES+	复位键+ Reset+	8	PW+	电源开关+ Power switch+
9	GND	数字地 Digital Ground	10	空	防呆 Null

➤ J15 LVDS 接口 LVDS Header

【J15】双路 LVDS 接口 (双排 2.0mm-方孔为 1 脚)。[J15] Dual LVDS header (DIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Pin#	Definition
1	VLCD	2	VLCD
3	VLCD	4	GND
5	GND	6	GND
7	RX00-	8	RX00+
9	RX01-	10	RX01+
11	RX02-	12	RX02+
13	GND	14	GND
15	RX0C-	16	RX0C+
17	RX03-	18	RX03+
19	RXE0-	20	RXE0+
21	RXE1-	22	RXE1+
23	RXE2-	24	RXE2+
25	GND	26	GND
27	RXEC-	28	RXEC+
29	RXE3-	30	RXE3+

➤ J17 POE 受电接口 POE PD Header

【J17】POE 受电接口（单排 2.0mm-方孔为 1 脚）。[J17] POE PD Header (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	CT1	中心抽头1 Transformer Center1
2	CT2	中心抽头2 Transformer Center2
3	CT3	中心抽头3 Transformer Center3
4	CT4	中心抽头4 Transformer Center4

注意: POE 受电接口电源来自于 J61 以太网口, 此接口外接 POE 受电转换板进行 12V 供电转换, 12V 电源的电流大小受 POE 交换机的供电能力和转接板转换能力影响, 典型电流在 1~1.5A。此接口支持网线 1/2 线为正、3/6 线为负的 POE 供电设备, 也可以接网线 4/5 线为正、7/8 线为负的 POE 供电设备。

➤ J18 HDMI 输入插座 HDMI Input Jack

【J18】标准 HDMI 输入插座。[J18] Standard HDMI Input Socket.

➤ J19 LVDS 背光控制接口 LVDS Backlight Control Header

【J19】LVDS 背光控制接口（单排 2.0mm-方孔为 1 脚）。[J19] LVDS Backlight Control Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	12V	If the current exceeds 2A, external 12V is recommended
2	12V	如果电流超过2A 则建议外接12V 供电
3	EN	默认输出5V The default output is 5V
4	ADJ	3.3V 方波 (1KHz 频率) 3.3V square wave (1KHz Freq.)
5	GND	电源地 Power Ground
6	GND	电源地 Power Ground

➤ J20 EDP 接口 EDP Header

【J20】EDP 接口（双排 2.0mm-方孔为 1 脚）。[J20] EDP header (DIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Pin#	Definition
1	VLCD	2	VLCD
3	GND	4	GND

5	TX0-	6	TX0+
7	TX1-	8	TX1+
9	TX2-	10	TX2+
11	TX3-	12	TX3+
13	GND	14	GND
15	AUX-	16	AUX+
17	GND	18	GND
19	3.3V	20	NC

➤ J21 EDP 电压接口 EDP Voltage Header

【J21】EDP 驱屏跳线接口（单排 2.0mm-方孔为 1 脚）。1 和 2 脚跳线帽短接则 J20 的 VLCD 为 12V，3 和 4 脚跳线帽短接则 J20 的 VLCD 为 5V，5 和 6 脚跳线帽短接则 J20 的 VLCD 为 3.3V。请根据实际使用的液晶屏的逻辑电压调整跳线帽位置，注意不要跳错位置否则会造成液晶屏和主板电路的损坏。

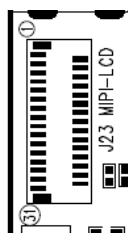
[J21] EDP Voltage Header (DIP 2.0mm-Square pad is pin 1). If pin 1 and 2 are jumper shorted, the VLCD of J20 is 12V. If pin 3 and 4 are jumper shorted, the VLCD of J20 is 5V. If pin 5 and 6 are jumper shorted, the VLCD of J20 is 3.3V. Please adjust the jumper position according to the actual logic voltage of the LCD screen. Be careful not to jumper to the wrong position or it may damage the LCD screen and the motherboard circuit.

➤ J22 WIFI 天线座 WIFI Antenna IPEX

【J22】标准 IPEX 3dBi 天线座（Φ2.0mm）。[J22] Standard IPEX 3dBi antenna connector (Φ2.0mm).

➤ J23 MIPI 屏 FPC 接口 MIPI Panel FPC Connector

【J23】MIPI 屏 FPC 接口（FPC-0.3mm 31-Pin **上/下接触**）。[J23] MIPI Panel FPC Connector (FPC-0.3mm 31-Pin **Top/Bottom** Contact).



Pin#	Definition	Note
1	LED+	LED 阳极 LED Anode

2	LED+	LED 阳极 LED Anode
3	LED+	LED 阳极 LED Anode
4	NC	未连接 Not Connected
5	LED-	LED 阴极 LED Cathode
6	LED-	LED 阴极 LED Cathode
7	LED-	LED 阴极 LED Cathode
8	LED-	LED 阴极 LED Cathode
9	GND	数字地 Digital Ground
10	GND	数字地 Digital Ground
11	MIPI_D2P	+MIPI 差分数据输出 +MIPI differential lane2
12	MIPI_D2N	-MIPI 差分数据输出 -MIPI differential lane2
13	GND	数字地 Digital Ground
14	MIPI_D1P	+MIPI 差分数据输出 +MIPI differential lane1
15	MIPI_D1N	-MIPI 差分数据输出 -MIPI differential lane1
16	GND	数字地 Digital Ground
17	MIPI_CKP	+MIPI 差分时钟输出 +MIPI differential clock output
18	MIPI_CKN	-MIPI 差分时钟输出 -MIPI differential clock output
19	GND	数字地 Digital Ground
20	MIPI_D0P	+MIPI 差分数据输出 +MIPI differential lane0
21	MIPI_D0N	-MIPI 差分数据输出 -MIPI differential lane0
22	GND	数字地 Digital Ground
23	MIPI_D3P	+MIPI 差分数据输出 +MIPI differential lane3
24	MIPI_D3N	-MIPI 差分数据输出 -MIPI differential lane3
25	GND	数字地 Digital Ground
26	VDD-1V8	供电输出1.8V Power Supply 1.8V (默认不连接, 需加焊 R9232 0R)
27	RESET	复位信号 (1.8V 电平) Reset Signal in 1.8V
28	GND	数字地 Digital Ground
29	VDD-1V8	供电输出1.8V Power Supply 1.8V
30	VDD-3V3	供电输出3.3V Power Supply 3.3V
31	VDD-3V3	供电输出3.3V Power Supply 3.3V

注意：根据不同的液晶屏的背光电流的大小，需要调整主板的反馈电阻。默认背光电流 160mA 配置，即 $(200/160)*2=2.5R$ ，则 R117 和 R9223 选用 2 个 2.49R-0603 的电阻。

➤ J24 EDP 背光控制接口 EDP Backlight Control Header

【J24】背光控制接口 (单排 2.0mm-方孔为 1 脚)。[J24] Backlight Control Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	12V	If the current exceeds 2A, external 12V is recommended
2	12V	如果电流超过2A 则建议外接12V 供电
3	EN	默认输出5V The default output is 5V

4	ADJ	3.3V 方波 (1KHz 频率) 3.3V square wave (1KHz Freq.)
5	GND	电源地 Power Ground
6	GND	电源地 Power Ground

➤ J25 DC-12V 输入接口 DC-12V Input Header

【J25】DC-12V 输入接口 (双排 2.54mm-方孔为 1 脚),信号同 J1/J39 插座。[J25] DC-12V Input Header (SIP 2.54mm-Square pad is pin 1), it is the same to J1/J39 Jack.

Pin#	Definition	Note
1	GND	电源地 Power GND
2	GND	电源地 Power GND
3	12V	电源输入 Power Input
4	12V	电源输入 Power Input

➤ J26 VGA 输出插座 VGA Output Jack

【J26】标准 DB-15 VGA 输出插座。[J26] Standard VGA Output Jack.

➤ J27 双层 LED 灯 Dual-Tier LED

【J27】用户自定义双层 LED 灯, 下层电源 LED 灯 (上电即亮); 上层运行 LED 灯 (开机点亮可软件控制闪烁)。[J27] User defined dual-tier LED. Lower power LED light (on the power); Upper level LED lights (flicker controlled by software after turning on).

➤ J29 USB 2.0 双排接口 USB 2.0 DIP Header

【J29】USB 2.0 接口 (双排 2.54mm-方孔为 1 脚)。[J29] USB 2.0 header (DIP 2.54mm-Square pad is pin 1).

Pin#	Definition	Note	Pin#	Definition	Note
1	5V	5V 输出 Power output 5V	2	5V	5V 输出 Power output 5V
3	D-	USB 差分数据+ USB Differential Data+	4	D-	USB 差分数据+ USB Differential Data+
5	D+	USB 差分数据- USB Differential Data-	6	D+	USB 差分数据- USB Differential Data-
7	GND	数字地 Digital Ground	8	GND	数字地 Digital Ground
9	空	防呆 Null	10	GND	数字地 Digital Ground

注意: 此端口为主芯片 USB20_HOST1 口 Hubx7 扩展端口

➤ J30 USB 2.0 双排接口 USB 2.0 DIP Header

【J30】USB 2.0 接口（双排 2.54mm-方孔为 1 脚）。[J30] USB 2.0 header (DIP 2.54mm-Square pad is pin 1).

Pin#	Definition	Note	Pin#	Definition	Note
1	5V	5V 输出 Power output 5V	2	5V	5V 输出 Power output 5V
3	D-	USB 差分数据+ USB Differential Data+	4	D-	USB 差分数据+ USB Differential Data+
5	D+	USB 差分数据- USB Differential Data-	6	D+	USB 差分数据- USB Differential Data-
7	GND	数字地 Digital Ground	8	GND	数字地 Digital Ground
9	空	防呆 Null	10	GND	数字地 Digital Ground

注意：此端口为主芯片 USB20_HOST1 口 Hubx7 扩展端口

➤ J31 USB 2.0 接口 USB 2.0 Host Header

【J31】USB 2.0 接口（单排 2.0mm-方孔为 1 脚）。[J31] USB 2.0 Host Header (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	D+	USB 差分数据+ USB Differential Data+
3	D-	USB 差分数据- USB Differential Data-
4	5V	5V 输出 Power output 5V

注意：此端口为主芯片 USB20_HOST1 口 Hubx7 扩展端口。

➤ J33 USB 2.0 接口 USB 2.0 Host Header

【J33】USB 2.0 接口（单排 2.0mm-方孔为 1 脚）。[J33] USB 2.0 Host Header (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	D+	USB 差分数据+ USB Differential Data+
3	D-	USB 差分数据- USB Differential Data-
4	5V	5V 输出 Power output 5V

注意：此端口为主芯片 USB20_HOST1 口 Hubx7 扩展端口。

➤ J34 USB2.0 直通接口 USB2.0 Host Direct Header

【J34】USB 2.0 直通接口 (单排 2.0mm-方孔为 1 脚)。[J34] USB 2.0 Host Direct Header (SIP 2.0mm-Square pad is pin 1)

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	D+	USB 差分数据+ USB Differential Data+
3	D-	USB 差分数据- USB Differential Data-
4	5V	5V 输出 Power output 5V

注意：此端口为主芯片 USB20_HOST0 直通 USB 口。

➤ J35 双层 USB 3.0 Type A 插座 Double USB 3.0 Type A Socket

【J35】双层 USB 3.0 Type A 插座。[J35] Standard Double USB 3.0 Type A Socket.

➤ J36 USB 3.0 Type A 插座 USB 3.0 Type A Socket

【J36】标准 USB 3.0 Type A 插座。[J36] USB 3.0 Type A Socket.

➤ J37 双层 USB 3.0 Type A 插座 Dual USB 3.0 Type A Socket

【J37】双层 USB 3.0 Type A 插座。[J37] Dual USB 3.0 Type A socket.

注意：上层口是直通 OTG 信号，默认为固件烧录和调试口，下层口是 USB 3.0 的 1x4 Hub 组。

➤ J38 LVDS 电压接口 LVDS Voltage Header

【J38】LVDS 驱屏跳线接口 (双排 2.0mm-方孔为 1 脚)。1 和 2 脚跳线帽短接则 J15 的 VLCD 为 12V, 3 和 4 脚跳线帽短接则 J15 的 VLCD 为 5V, 5 和 6 脚跳线帽短接则 J15 的 VLCD 为 3.3V。请根据实际使用的液晶屏的逻辑电压调整跳线帽位置, 注意不要跳错位置否则会造成液晶屏和主板电路的损坏。

[J38] LVDS Voltage Header (DIP 2.0mm-Square pad is pin 1). If pin 1 and 2 are jumper shorted, the VLCD of J15 is 12V. If pin 3 and 4 are jumper shorted, the VLCD of J15 is 5V. If pin 5 and 6 are jumper shorted, the VLCD of J15 is 3.3V. Please adjust the jumper position according to the actual logic voltage of the LCD screen. Be careful not to jumper to the wrong position or it may damage the LCD screen and the motherboard circuit.

➤ J39 DC-12V 输入接口 DC-12V Input Header

【J39】DC-12V 输入接口 (单排 2.0mm-方孔为 1 脚)。[J39] DC-12V Input Header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	12V	直流电源输入 (9~15V) DC Power Input (9~15V)
2	12V	直流电源输入 (9~15V) DC Power Input (9~15V)
3	GND	电源地 Power Ground
4	GND	电源地 Power Ground

➤ J40 mSATA 插座 mSATA Socket

【J40】mSATA 插座, 可接入标准的 mSATA 模块。[J40] mSATA Socket. Support standard mSATA modules.

➤ J41 SYS 风扇供电接口 SYS Fan Power Header

【J41】SYS 风扇供电接口 (单排 2.0mm-方孔为 1 脚), 可用 GPIO #76 控制 (高电平使能)。[J41] SYS fan power header (SIP 2.0mm-Square pad is pin 1). It is controlled by GPIO #76 (Low active)

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	12V	12V 输出 (可开关控制) 12V output with on/off switch

➤ J42 CPU 风扇供电接口 CPU Fan Power Header

【J42】CPU 风扇供电接口 (单排 2.0mm-方孔为 1 脚), 可用 GPIO #77 控制 (高电平使能)。[J42] CPU fan power header (SIP 2.0mm-Square pad is pin 1). It is controlled by GPIO #77 (Low active)

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	12V	12V 输出 (可开关控制) 12V output with on/off switch

➤ J43 SATA 硬盘数据线插座 1 SATA Hard Disk Socket 1

【J43】SATA 硬盘标准 7 芯数据线插座 1。[J43] SATA Hard Disk Standard 7-Pin Data Cable Socket 1.

➤ J44 SATA 硬盘数据线插座 2 SATA Hard Disk Socket 2

【J44】SATA 硬盘标准 7 芯数据线插座 2。 [J44] SATA Hard Disk Standard 7-Pin Data Cable Socket 2.

➤ J45 SATA 硬盘数据线插座 3 SATA Hard Disk Socket 3

【J45】SATA 硬盘标准 7 芯数据线插座 3。 [J45] SATA Hard Disk Standard 7-Pin Data Cable Socket 3.

➤ J46 SATA 硬盘数据线插座 4 SATA Hard Disk Socket 4

【J46】SATA 硬盘标准 7 芯数据线插座 4。 [J46] SATA Hard Disk Standard 7-Pin Data Cable Socket 4.

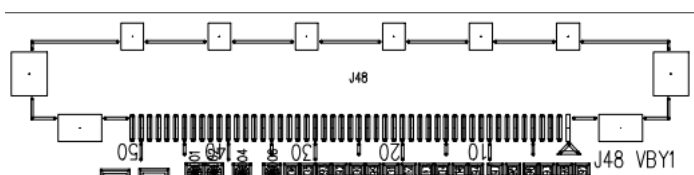
➤ J47 麦克风接口 MIC-IN Header

【J47】麦克风接口（单排 2.0mm-方孔为 1 脚）。 [J47] Audio input header (SIP 2.0mm-Square is pin 1).

Pin#	Definition	Note
1	DET	麦克风检测信号 Microphone detect signal
2	MIC-R	右声道麦克风输入 Right microphone input
3	GND	音频地 Audio Ground

➤ J48 VBO 4K 液晶屏线插座 VBO 4K LCD Cable Socket

【J48】4K 液晶屏线插座（I-PEX -0.5mm 51-Pin 下接触-三角为 1 脚）。 [J48] 4K LCD cable socket (I-PEX -0.5mm 51-Pin **Bottom** Contact-Square pad is pin 1).



➤ J49 防拆开关接口 Tamper Header

【J49】防拆开关接口（单排 2.0mm-方孔为 1 脚）。 [J49] Tamper header (SIP 2.0mm-Square pad is pin 1).

Pin#	Definition	Note
1	负极-	接线负极 Line Cathode

2	正极+	输入高/低电平, 读取数值1或0 [软件 GPIO 编号10] Input high/low level, read 1 or 0
---	-----	---

➤ J50 数据串口 0 Data Serial Port 0

【J50】内置串口 0 (单排 2.0mm-方孔为 1 脚), 默认为 RS-485 电平且可配置为 TTL/RS-232 电平 (焊接 U9825 则为 RS-232 电平, 焊接 U9858 则为 RS-485 电平); **对应的软件编程设备节点为 ttyS0**。
[J50] Built-in Serial Port 0 (SIP 2.0mm-Square pad is pin 1). The output level is RS-485 by default and it could be setup to TTL/RS-232 if required (RS-232 if U9825 mounted, RS-485 if U9858 mounted). **The related software device node name is ttyS0.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX A	数据接收或 A (TTL/RS-232/RS-485) Data receive (TTL or RS-232 or RS-484 level)
3	TX B	数据发送或 B (TTL/RS-232/RS-485) Data transmit (TTL or RS-232 or RS-484 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J51 数据串口 2 Data Serial Port 2

【J51】内置串口 2 (单排 2.0mm-方形为 1 脚), 仅支持 TTL 电平; **对应的软件编程设备节点为 ttyS2**。
[J51] Built-in Serial Port 2 (SIP 2.0mm-Square pad is pin 1). The output level is TTL only. **The related software device node name is ttyS2.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 TTL Data receive TTL
3	TX	数据发送 TTL Data transmit TTL
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

注意: 如需将调试串口作为数据串口使用, 则请联系供应商获取定制版本软件; 在上电的前 5 秒此串口会输出启动信息 (上位机或下位机需要处理数据容错)。Note: If you need to use the debugging serial port as a data serial port, please contact the supplier to obtain the customized software; this serial port will output the startup information in the first 5 seconds of power on (the upper or lower machine should handle this kind of data fault tolerance).

➤ J52 数据串口 3 Data Serial Port 3

【J52】内置串口 3 (单排 2.0mm-方孔为 1 脚), 默认为 TTL 电平且可配置为 RS-232/RS-485 电平 (焊接 U9825 则为 RS-232 电平, 焊接 U9823 则为 RS-485 电平); **对应的软件编程设备节点为 ttyS3**。

[J52] Built-in Serial Port 3 (SIP 2.0mm-Square pad is pin 1). The output level is TTL by default and it could be setup to RS-232/RS-485 if required (RS-232 if U9825 mounted, RS-485 if U9823 mounted). **The related software device node name is ttyS3.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX A	数据接收或 A (TTL/RS-232/RS-485) Data receive (TTL or RS-232 or RS-484 level)
3	TX B	数据发送或 B (TTL/RS-232/RS-485) Data transmit (TTL or RS-232 or RS-484 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J53 数据串口 5 Data Serial Port 5

【J53】内置串口 5 (单排 2.0mm-方孔为 1 脚), 默认为 RS-232 电平且可配置为 TTL 电平 (焊接 U9826 则为 RS-232 电平); **对应的软件编程设备节点为 ttyS5.** [J53] Built-in Serial Port 5 (SIP 2.0mm-Square pad is pin 1). The output level is RS-232 by default and it could be setup to TTL if required (RS-232 if U9826 mounted). **The related software device node name is ttyS5.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J54 数据串口 8 Data Serial Port 8

【J54】内置串口 8 (单排 2.0mm-方孔为 1 脚), 默认为 RS-232 电平且可配置为 TTL 电平 (焊接 U9826 则为 RS-232 电平); **对应的软件编程设备节点为 ttyS8.** [J54] Built-in Serial Port 7 (SIP 2.0mm-Square pad is pin 1). The output level is RS-232 by default and it could be setup to TTL if required (RS-232 if U9826 mounted). **The related software device node name is ttyS8.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J55 扩展串口 1 Extended Serial Port 1

【J55】扩展串口 1 (单排 2.0mm-方孔为 1 脚), 默认为 TTL 3.3V 电平且可配置为 RS-232 电平 (焊接 U36 则为 RS-232 电平); **对应软件设备号 ttyP0.** [J55] Extended Serial Port 3 (SIP 2.0mm-Square

pad is pin 1). The output level is TTL 3.3V by default and it could be setup to RS-232 if required (RS-232 if U36 mounted). **It is mapped to software device node ttyP0.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232电平) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232电平) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J56 扩展串口 2 Extended Serial Port 2

【J56】扩展串口 2 (单排 2.0mm-方孔为 1 脚), 默认为 TTL 3.3V 电平且可配置为 RS-232 电平 (焊接 U36 则为 RS-232 电平); **对应软件设备号 ttyP1.** [J56] Extended Serial Port 3 (SIP 2.0mm-Square pad is pin 1). The output level is TTL 3.3V by default and it could be setup to RS-232 if required (RS-232 if U36 mounted). **It is mapped to software device node ttyP1.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232电平) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232电平) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J57 扩展串口 3 Extended Serial Port 3

【J57】扩展串口 3 (单排 2.0mm-方孔为 1 脚), 默认为 TTL 3.3V 电平且可配置为 RS-232 电平 (焊接 U37 则为 RS-232 电平); **对应软件设备号 ttyP2.** [J57] Extended Serial Port 3 (SIP 2.0mm-Square pad is pin 1). The output level is TTL 3.3V by default and it could be setup to RS-232 if required (RS-232 if U37 mounted). **It is mapped to software device node ttyP2.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232电平) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232电平) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J58 扩展串口 4 Extended Serial Port 4

【J58】扩展串口 4 (单排 2.0mm-方孔为 1 脚), 默认为 TTL 3.3V 电平且可配置为 RS-232 电平 (焊接 U37 则为 RS-232 电平); **对应软件设备号 ttyP3.** [J58] Extended Serial Port 3 (SIP 2.0mm-Square

pad is pin 1). The output level is TTL 3.3V by default and it could be setup to RS-232 if required (RS-232 if U37 mounted). **It is mapped to software device node ttyP3.**

Pin#	Definition	Note
1	GND	数字地 Digital Ground
2	RX	数据接收 (TTL 或 RS-232电平) Data receive (TTL or RS-232 level)
3	TX	数据发送 (TTL 或 RS-232电平) Data transmit (TTL or RS-232 level)
4	VCC	电源输出 (默认3.3V, 可选5V) Power output (Default 3.3V, 5V option)

➤ J59 麦克风插座 MIC IN Jack

【J59】3.5mm 麦克风插座，支持 2 和 3 段的麦克风。 [J59] 3.5mm Microphone Jack. Support for 2 and 3 segment microphones.

➤ J60 音频扩展接口 Audio Extension Interface

【J60】音频扩展接口 (双排 2.54mm-方孔为 1 脚)。 [J60] Audio Line Output (DIP 2.54mm-Square pad is pin 1).

Pin#	Definition	Note	Pin#	Definition	Note
1	MIC-L	模拟左声道麦克风输入 Analog left channel microphone input	2	GND	音频地 Audio Ground
3	MIC-R	模拟右声道麦克风输入 Analog right channel microphone input	4	SENSE	前置音频设备存在感应信号 Front audio induction signal
5	HP-R	模拟立体声输出右声道 Analog stereo output right channel	6	MIC-DEL	前置麦克风检测信号 Front microphone detect signal
7	GND	音频地 Audio Ground	8	空	防呆 null
9	HP-L	模拟立体声输出左声道 Analog stereo output left channel	10	HP-DEL	前置耳机检测信号 Front headphone detect signal

➤ J61 RJ45 内置千兆以太网口 RJ45 Internal Gigabit Ethernet Jack

【J61】RJ45 内置千兆以太网口。 [J61] RJ45 Internal Gigabit Ethernet Jack.

➤ J62 VGA 输出接口 VGA Output Header

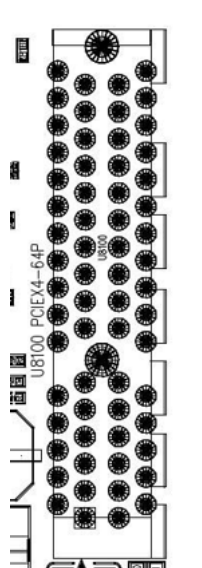
【J62】VGA 输出接口 (双排 2.54mm-方孔为 1 脚)。 [J62] VGA Output Header (DIP 2.54mm-Square pad is pin 1).

Pin#	Definition	Note	Pin#	Definition	Note
------	------------	------	------	------------	------

1	RED	红色模拟信号 Red analog signal	2	GND	数字地 Digital Ground
3	GRN	绿色模拟信号 Green analog signal	4	GND	数字地 Digital Ground
5	BLUE	蓝色模拟信号 Blue analog signal	6	GND	数字地 Digital Ground
7	HS	数字水平同步信号 Horizontal synchronization signal	8	DATA	串行数据信号 Serial data signal
9	VS	数字垂直同步信号 Vertical synchronization signal	10	CLK	串行时钟信号 Serial clock signal

➤ PCIEX4-64P 显卡插槽 PCIEX4 Video Card Socket

【PCIEX4-64P】64Pin 夹板式 PCIE 插槽显卡 X4。 [PCIEX4-64P] 64Pin splint PCIe slot graphics card X4.



➤ SW1 烧录模式按键 Recovery Mode Button

【SW1】直插烧录小按键, 先按住且保持然后上电约 3 秒后松开则进入烧录模式。 [SW1] On-board recovery mode button. First press and then hold for about 3-second while power on will enter the recovery mode.

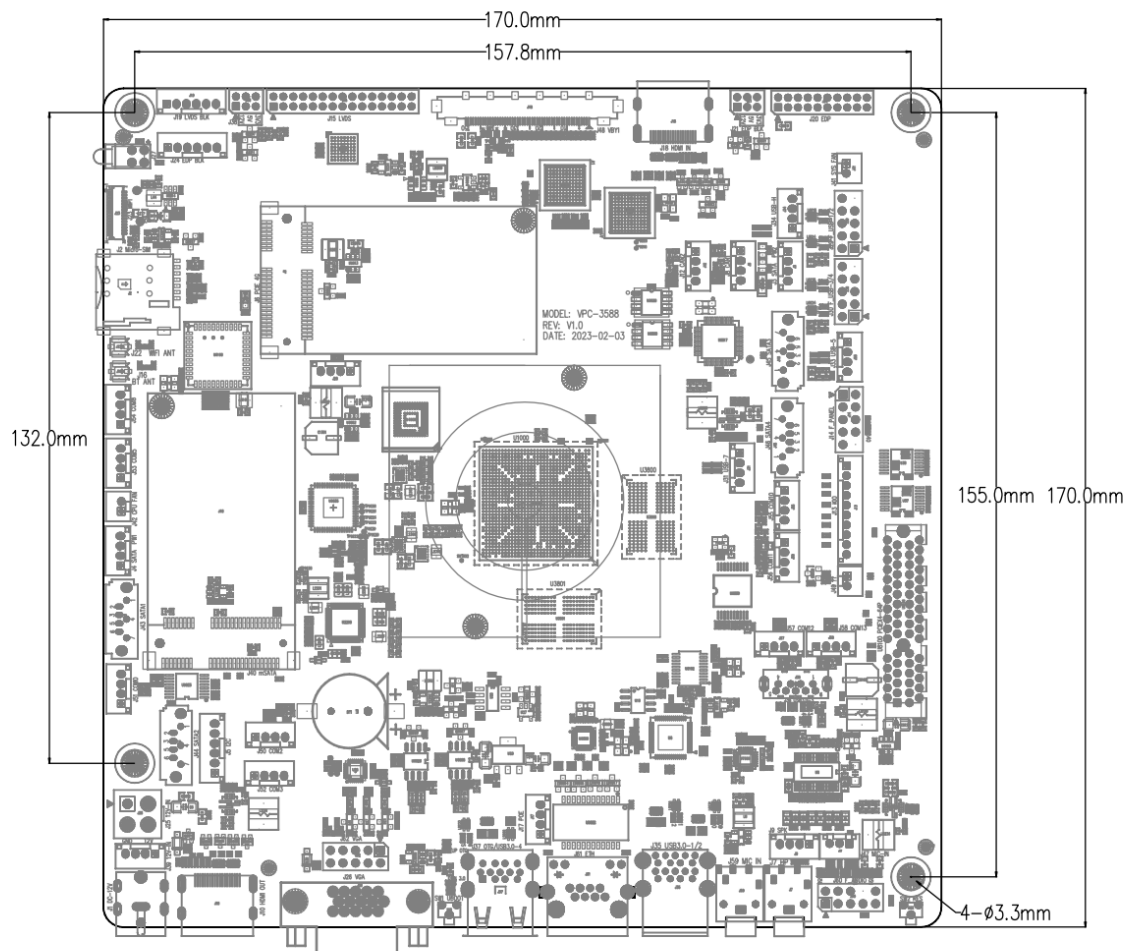
➤ SW2 系统复位按键 System Reset Button

【SW2】直插复位小按键, 按一下即可重启系统。 [SW2] On-board reset mode button. Click to restart the system.

5 物理尺寸 Physical Size

PCB 大小为 170mm*170mm，固定的孔位直径 3.3mm，相应的物理尺寸参数如下图所示。如需详细尺寸信息请咨询厂家索取 DXF 文档文件。

The PCB size is 170mm*170mm and the fixing hole diameter is 3.3mm. The corresponding physical size parameters are shown in the figure below. For detailed size information, please consult the manufacturer for DXF file.



6 注意事项 Assemble Precautions

VPC-3588 主板组装和使用时请注意以下关键事项：Please note the following key points when using the VPC-3588 mainboard:

1. 本产品相对湿度：10% ~ 90%，无凝露。Relative humidity of this product: 10% to 90%, no condensation.
2. 本产品工作温度：-20° ~ 70°。The working temperature of this product: -20° ~ 70°.
3. 本产品存储温度：-40° ~ 70°。This storage temperature of this product: -40° ~ 70°.
4. 整机装配和运输过程中需做防静电处理。Anti-static treatment is required during assembly and transportation of this product.
5. 本板接口连接线材不可过长，否则可能会影响信号质量。The board interface connection cable must not be too long. Otherwise, the signal quality may be affected.
6. 整机装配时严禁使板子受到扭曲或重压而变形。Never allow the board to be distorted or heavily stressed during assembly.
7. 严禁裸板与其他外设之间发生短路。Do not short circuit between mainboard and other peripherals.
8. 外接 LVDS 或 EDP 液晶屏时，注意驱屏电压和电流是否符合要求，且注意屏线插座 1 脚方向。When connecting to external LVDS or EDP LCD screen, pay attention to whether the screen voltage and current meet the requirements, and pay attention to the screen connector pin-1 direction.
9. 外接 LVDS 或 EDP 液晶屏时，注意背光电压和电流是否符合要求。**液晶屏背光功率在 20W 以上则建议使用单独的电源板进行背光供电。**When connecting to external LVDS or EDP LCD screen, pay attention to whether the backlight voltage and current meet the requirements.
10. 外接接口（USB、GPIO、串口、I2C、SPI、HDMI 等）外接设备时，注意外设的 IO 电平和电流是否符合要求。**使用主板接插件上的电源管脚给外设供电时，常规电源脚电流严禁超过 100mA、USB 电源脚电流严禁超过 500mA。**串口连接外设时还需要电平匹配（3.3V TTL 电平、RS-232 电平和 RS-485 电平）。When connecting to peripherals using USB, GPIO, Serial, I2C, SPI, HDMI, etc., pay attention to whether the IO voltage level and current of the peripheral meet the requirements. When using the power pin on these connectors to

supply power to the external circuit, the regular power pin must not exceed 100mA, and the USB power pin must not exceed 500mA.

11. 主板输入电源请务必接入电源输入接口或插座，并根据总外设评估整板电流是否符合要求；**严禁为了方便操作从背光插座接口直接给主板供电**。Please connect the power to the power input socket or connector, and evaluate whether the current of the whole board meets the requirements according to the total peripherals. It is strictly forbidden to directly supply power from the backlight connector.
12. 通信模块部分距离金属壳体至少 5 毫米，避免信号受到干扰。The communication module should be mounted at least 5mm away from the metal housing to avoid signal interference.

7 软件指南 Software Guide

VPC-3588 主板支持 LVDS/EDP/MIPI/HDMI/VGA 任意两种输出的双屏或三屏异显组合！相关输出组合请咨询厂家提供相应的异显补丁。

VPC-3588 主板内部串口和扩展串口软件端口号如下：

端口 Port	软件设备节点 Software Device Node
J50	/dev/ttyS0
J51	/dev/ttyS2
J52	/dev/ttyS3
J53	/dev/ttyS5
J54	/dev/ttyS8
J55	/dev/ttyP0 or /dev/ttyS10
J56	/dev/ttyP1 or /dev/ttyS11
J57	/dev/ttyP2 or /dev/ttyS12
J58	/dev/ttyP3 or /dev/ttyS13